Затверджено Вченою Радою ОНУ

 імені І.І. Мечникова

 від “20”грудня 20 16 р. № 4

**Одеський національний університет імені І.І.Мечникова**

(повна назва вищого навчального закладу)

Кафедра

*Комп’ютерних систем та технологій*

 “**ЗАТВЕРДЖУЮ**”

 Проректор з науково-педагогічної роботи

 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ (П.І.Б.)

“\_\_\_\_\_\_” \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ 20\_\_\_ р.

## РОБОЧА ПРОГРАМА НАВЧАЛЬНОЇ ДИСЦИПЛІНИ

**Електротехніка та електроніка**

(назва навчальної дисципліни)

Рівень вищої освіти

**бакалавр**

Спеціальність

**126 «Інформаційні системи та технології»**

(код і назва спеціальності (тей)

Інститут/факультет

 **Математики фізики та інформаційних технологій**

 (назва інституту, факультету)

21

20

20\_\_ – 20\_\_\_\_

Робоча програма складена на основі навчальної програми з дисципліни «**\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_»** .

**Електротехніка та електроніка**

 (назва навчальної дисципліни)

Розробники:(вказати прізвища, наукові ступені, вчені звання та посади розробників).

 Шугайло Юрій Борисович канд. фіз.-мат. наук, доцент

КСТ

Робоча програма затверджена на засіданні кафедри \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

серпня

Протокол № \_\_\_ від. “\_\_\_\_”\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_20\_\_ р.

20

1

28

Гунченко Ю.О.

Завідувач кафедри \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ (\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_)

 (підпис) (прізвище та ініціали)

МФІТ

Схвалено навчально-методичною комісією (НМК)\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ факультету/інституту

Протокол № \_\_\_ від. “\_\_\_\_”\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_20\_\_\_ р.

Голова НМК \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ ( \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_)

Савастру О.В.

 (підпис) (прізвище та ініціали)

КСТ

Переглянуто та затверджено на засіданні кафедри \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Протокол № \_\_\_ від. “\_\_\_\_”\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_20\_\_ р.

Гунченко Ю.О.

Завідувач кафедри \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ (\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_)

 (підпис) (прізвище та ініціали)

КСТ

Переглянуто та затверджено на засіданні кафедри \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Протокол № \_\_\_ від. “\_\_\_\_”\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_20\_\_ р.

Гунченко Ю.О.

Завідувач кафедри \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ (\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_)

 (підпис) (прізвище та ініціали)

# **Опис навчальної дисципліни**

|  |  |  |
| --- | --- | --- |
| Найменування показників  | Галузь знань, спеціальність, спеціалізація, рівень вищої освіти | Характеристика навчальної дисципліни |
| ***денна форма навчання*** | ***заочна форма навчання*** |
| Загальна кількість: кредитів – 3,5годин – 52залікових модулів – 3змістових модулів – 3 ІНДЗ\* – \_\_\_\_\_\_\_\_\_\_\_ (вид завдання) | Галузь знань\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ **«Інформаційні системи та технології»**\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_(шифр і назва)Спеціальність \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**126 «Інформаційні** **системи та технології»**(код і назва)Спеціалізації:\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_(назва)Рівень вищої освіти:**Бакалавр** | Нормативна / за вибором (ВНЗ/студента)*нормативна* |
| ***Рік підготовки:*** |
| 2-й |  |
| ***Семестр*** |
| 3-й |  |
| ***Лекції*** |
| 34 год. | год. |
| ***Практичні, семінарські*** |
| 18 год. |  год. |
| ***Лабораторні*** |
| год. | год. |
| ***Самостійна робота*** |
| 53 год. |  год. |
| у т.ч. ІНДЗ\*: - год. |
| Форма підсумкового контролю: *Залік* |

\* – за наявності

1. **Мета та завдання навчальної дисципліни**

**Мета** Дисципліна **«Електротехніка та електроніка**» є обов’зковою нормативною дисципліною професійно–орієнтованого циклу для підготовки бакалавра по напрямку **126 «Інформаційні системи та технології»** Метою дисципліни є вивчення основ електротехніки та електроніки, фізичної реалізації і процесів в електронних приборах, ознайомлення з характеристиками і основними параметрами напівпровідникових пристроїв, типових функціональних блоків і вузлів аналогових пристроїв.

**Завдання** Курс **Електротехніки та електроніки** базовий для вивчення дисциплін пов’язаних технічною складовою обчислювальної техніки: комп’ютерна схемотехніка, архітектура ЕОМ, периферійні пристрої, комп’ютерні мережі, комп’ютерні системи та ін. В ході вивчення завданням є ознайомлення з основами елктротехніки, методами розрахунків електричних кіл, напівпровідникового матеріалознавства, вивчення фізичних процесів в напівпровідникових пристроях, аналіз властивостей pn-переходу та пристроїв на його основі, вивчення характеристики електронних пристроїв та типових вузлів на їх основі

Процес вивчення дисципліни спрямований на формування елементів наступних **компетентностей**:

КСО.01-08; КІ.01-04; КЗП.01-02

***Компетентності соціально – особистісні КСО:***

1. Відповідальність, турбота про якість роботи, що виконується
2. Чесність
3. Порядність
4. Організованість
5. Дисциплінованість
6. Розуміння необхідності дотримання правил безпеки життєдіяльності та виконання вимог охорони праці
7. Правова грамотність
8. Орієнтація на досягнення життєвого успіху та здорового способу життя

***Компетентності інструментальні КІ:***

1. Здатність до дослідницької роботи
2. Здатність аналізувати та синтезувати науково-технічну, природничо-наукову та загальнонаукову інформацію
3. Професійне володіння комп’ютером та інформаційними технологіями
4. Здатність до письмової й усної комунікації рідною мовою

**Компетентності професійні**

***загально-професійні КЗП:***

1. Здатність використовувати математичний апарат під час розв’язання прикладних і наукових завдань в області комп’ютерної інженерії
2. Здатність розробляти алгоритмічне та програмне забезпечення, компоненти комп’ютерних систем та мереж, Інтернет-додатків, міроконтролерних систем з використанням сучасних методів і мов програмування, а також засобів і систем автоматизації проектування тощо, з урахуванням вимог до його якості, надійності та виробничих характеристик

**Очікувані результати навчання.**У результаті вивчення навчальної дисципліни студент повинен

***знати****:* Основні закони сучасної електротехніки та електроніки. Загальні відомості про електричні кола. Основні методи розрахунку елктричних кі за допомогою закону Ома, та законів Кірхгофа. Основні принципи побудування напівпровідникових матеріалів з різним типом провідності. Утворення p-n – переходу, його головні властивості. Побудування та принцип дії електронних компонентів з p-n – переходом (діоди, транзистори). Основні затосування вказаних компонентів. Та основні схемотехнічні конструкції побудовані на них. Принцип підсилювання, основні відомості про операційні підсилювачі.

***вміти*:** Виконувати елементарні розрахунки по визначенню загального опору та ємності ділянки кола по формулам послідовного, паралельного та змішанного з’єднання елементів. Проводити елементарні розрахунки по визначенюю струму, напруги та опору по закону Ома для ділянки кола та повного кола. Вміти сткладати структурні рівняння для розв’язання кола по законам Кірхгофа (тільки базовий метод). Розрізняти і класифікувати проблеми фізичної реалізації інформаційних процесів в електронних приборах Виконувати синтез і аналіз одиночних каскадів напівпровідникових пристроїв у відповідності з їх параметрами і параметричними співвідношеннями з урахуванням їх динамічних і статичних характеристик Узагальнювати динамічні показники електронних пристроїв , застосовуючи поняття періодичної, перехідної і імпульсної характеристики розраховувати типові функціональні блоки і вузли аналогових пристроїв Розраховувати базові логічні і цифрові елементи.

1. **Зміст навчальної дисципліни**

**Змістовий модуль 1. Введення в електротехніку та електроніку.**

**Тема 1.** Введення в електротехніку

* 1. Електричні заряди й електричне поле. Електрична напруга й електричний струм. Електричне коло й електрична схема. Елементи електричних кіл і електричних схем. Вольт-амперна характеристика (ВАХ).
	2. Джерела живлення: джерела ЭДС, джерела струму. Еквівалентні схеми для джерел енергії.
	3. Закон Ома для ділянки ланцюга з э.д.с. Розподіл потенціалів уздовж нерозгалуженого електричного кола. Баланс потужностей для найпростішого нерозгалуженого електричного кола.
	4. Вузли та контури. Закон Кірхгофа для вузлів. Закон Кірхгофа для контурів. Застосування законів Кірхгоффа для розрахунку електричних кіл.

**Тема 2.** Елементна база електронної техніки

* 1. Резистори. Загальні відомості. Номінування. Загальна уява про конструкції. Позначення на схемах. Основні прийоми застосування.
	2. Конденсатори. Ємність. Номінування. Загальна уява про конструкції. Позначення на схемах. Основні прийоми застосування.
	3. Індуктивність. Індуктори. Номінування. Загальна уява про конструкції. Позначення на схемах. Основні прийоми застосування.
	4. Трансформатори. Загальна уява про конструкції. Позначення на схемах. Основні відомості про живлення електронної апаратури.

**Тема 3** . Напівпровідники. Відомості про застосування в радіоелектроніці

* 1. Загальні відомості про устрій твердого тіла, початки зонної теорії та класифікації твердих тіл з точки зору зонної теорії.
	2. Огляд напівпровідників які застосовуються у сучасній електроніці. Утворення провідників з різним типом провідності. Створення p-n – переходу. Елементарна ілюстрація дії p-n – переходу у рамках валентної моделі.

**Змістовий модуль 2.** **Пристрої Аналогової та Цифрової електроніки.**

**Тема 4.** Напівпровідниковий діод – прилад з одним p-n – переходом.

* 1. Конструкція, класифікація, види, позначення на схемах.
	2. Випрямляючий діод. Одно- та Двополуперіодний випрямлював.
	3. Діод Зенера. Схема стабілізації напруги.
	4. Світло та фотодіоди
	5. Блок живлення побудований на випрямляючих діодах.
	6. Виконання логічних операцій випрямляючими діодами.

**Тема 5** . Транзистори.

* 1. Біполярні транзистори . Структури pnp та npn. Конструкція, класифікація, види, позначення на схемах.
	2. Включення транзистора. Схема включення з Загальним Емітером (ЗЕ). Транзистор як перемикач, у цифровій техніці – Інвертор.
	3. Польові транзистори. Структури з керуємим p-n – переходом, та структури типу «Метал-діелектрик-напівпровідник». Конструкція, класифікація, види, позначення на схемах.
	4. Виконання логічних операцій транзисторами.

**Змістовий модуль 3. Інтегральні схеми**

**Тема 6.**  Підсилювачі. Інтегральні схеми

* 1. Принцип підсилення. Загальні відомості про підсилювачі. Операційні підсилювачі. Математичні операції які виконують операційні підсилювачі.
	2. Цифрові мікросхеми. Основні відомості про технологію виготовлення.
	3. Основні логічні елементи реалізовані на цифрових мікросхемах.

**4. Структура навчальної дисципліни**

|  |  |
| --- | --- |
| Назви тем | Кількість годин |
| Денна форма | Заочна форма |
| Усього  | у тому числі | Усього  | у тому числі |
| л | п/с | лаб | ср |  | л | п/с | лаб | ср |
| 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 |
| **Змістовий модуль 1**. **Основи аналогових та імпульсних електронних приладів** |
| Тема 1. Введення в електротехніку | 6 | 6 | 2 |  | 9 |  |  |  |  |  |
| Тема 2. Елементна база електронної техніки | 12 | 6 | 4 |  | 8 |  |  |  |  |  |
| Тема 3 Напівпровідники. Відомості про застосування в радіоелектроніці | 6 | 6 |  |  | 9 |  |  |  |  |  |
| Разом за змістовим модулем 1 | 24 | 18 | 6 |  | 26 |  |  |  |  |  |
| **Змістовий модуль 2.** **Пристрої Аналогової та Цифрової електроніки.** |
| Тема 4 Напівпровідниковий діод – прилад з одним p-n – переходом | 4 | 4 |  |  | 8 |  |  |  |  |  |
| Тема 5 Транзистори | 10 | 4 | 6 |  | 9 |  |  |  |  |  |
| Разом за змістовим модулем 2 | 14 | 8 | 6 |  | 17 |  |  |  |  |  |
| **Змістовий модуль 3. Інтегральні схеми** |
| Тема 6 Підсилювачі. Інтегральні схеми | 14 | 8 | 6 |  | 10 |  |  |  |  |  |
| Разом за змістовим модулем 3 | 14 | 8 | 6 |  |  |  |  |  |  |  |
| ІНДЗ\* |  |  |  |  |  |  |  |  |  |  |
| Усього годин | 52 | 34 | 18 |  | 53 |  |  |  |  |  |

\* – за наявності

**5. Теми семінарських занять**

|  |  |  |
| --- | --- | --- |
| №з/п | Назва теми | Кількістьгодин |
| 1 |  |  |
| 2 |  |  |
| ... |  |  |

**6. Теми практичних занять**

|  |  |  |
| --- | --- | --- |
| №з/п | Назва теми | Кількістьгодин |
| 1 | Вимірювальні прибори. Основні принципи вимірювань. Аналоговий та цифровий мультиметри. Осцилографічні вимірювання. Осцилограф. | 2 |
| 2 | Визначення параметрів розгалуженого резистивного кола шляхом порівняння результатів отриманих безпосередньо вимірюванням і одержаних через розрахунки з використанням закону Ома, законів Кірхгофа. Оцінка співпадінь результатів | 4 |
| 3 | Напівпровідникові діоди. Реалізація логічних елементів. Біполярний транзистор. Схеми включення. Транзистор як інвертор для цифрової техніки. | 6 |
| 4 | Цифрові мікросхеми. Логічні елементи на дискретних елементах та на цифрових мікросхемах. | 6 |
| ... |  | 18 |

**7. Теми лабораторних занять**

|  |  |  |
| --- | --- | --- |
| №з/п | Назва теми | Кількістьгодин |
| 1 |  |  |
| 2 |  |  |
| ... |  |  |

**8. Самостійна робота**

|  |  |  |
| --- | --- | --- |
| №з/п | Назва теми/ види завдань | Кількістьгодин |
| 1 | Введення в електротехніку. | 9 |
| 2 | Елементна база електронної техніки. | 8 |
| 3 | Напівпровідники. Властивості власного напівпровідника. Типи і властивості домішкових напівпровідників. Відомості про застосування в радіоелектроніці. | 9 |
| 4 | Напівпровідниковий діод – прилад з одним p-n – переходом. Властивості pn-переходу. Напівпровідникові діоди. Типи, основні параметри і характеристики діодів. Типові схеми і застосування напівпровідникових діодів. | 8 |
| 5 | Біполярні транзистори (БТ). Принципи функціонування, типи і параметри, схеми включення БТ. Підсилюючі каскади на БТ, основи їх розрахунку, побудова ВАХ. Схеми заміщення і їх параметри. Типові вузли на БТ. Польові транзистори (ПТ). Принципи функціонування, типи і параметри, схеми включення ПТ. Підсилюючі каскади на ПТ, основи їх розрахунку, побудова ВАХ. | 9 |
| 6 | Диференційні підсилювачі. Схемотехніка, особливості, розрахунок, застосування діф. підсилювачів. Зворотні зв’язки (ЗЗ). Поняття ЗЗ, позитивний та негативний ЗЗ, їх вплив на функціонування електронних схем. | 10 |
|  |  |  |
| … |  | 53 |

До самостійної роботи відноситься:

[1] – підготовка до лекцій, практичних, семінарських, лабораторних занять;

[2] – написання рефератів, ессе;

[3] -

**9. Індивідуальне навчально-дослідне завдання**

**10. Методи навчання**

1. Лекція (лекція-доповідь, лекція-бесіда, лекція-дискусія). В ході лекцій за характером логіки пізнання впроваджуються аналітичний, синтетичний, індуктивний та дедуктивний методи. За рівнем самостійної розумової діяльності – проблемний вклад та частково-пошуковий метод.
2. Практичні заняття, які включають практичні розрахункові завдання з ціллю нагадати, покращати розуміння, сформувати навички щодо материалу який викладається.
3. Лабораторні заняття, які включають експериментальні завдання на симулційному программному забезпеченні, або екпериментальному стенді. Мають за мету сформувати у студентів практичні навики щодо проведення екпериментальної роботи.

**11. Методи контролю**

Поточний та підсумковий контроль. Усне опитування, доповіді та реферати, участь у дискусіях та обговореннях, творчі завдання, тестовий контроль.

**12. Питання для підсумкового контролю**

**13. Розподіл балів, які отримують студенти**

*Орієнтовний приклад для заліку*

|  |  |  |
| --- | --- | --- |
| Поточний контроль | Модульний контрольЗАЛІК | Сума балів |
| Змістовий модуль №1 | Змістовий модуль №2  | Змістовий модуль №3 |
| Т1 | Т2 | Т3 | Т4 | Т5 | Т6 | 30 | 100 |
| 10 | 10 | 10 | 15 | 15 | 10 |

Т1, Т2 ... Т9 – теми змістових модулів

*Орієнтовний приклад для екзамену*

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  Поточний контроль | Модульний контроль 1 | Модульний контроль 2 | Підсумковий контроль | Сума балів |
| Змістовий модуль 1 | Змістовий модуль 2 | Змістовий модуль3 |
|  |  |  |  |  |  | 100 |

*Приклад оцінювання курсової роботи (проекту)*

|  |  |  |  |
| --- | --- | --- | --- |
| Пояснювальна записка | Ілюстративна частина | Захист роботи | Сума |
| до \_\_\_ | до \_\_\_ | до \_\_\_ | 100 |

**Шкала оцінювання: національна та ECTS**

|  |  |  |
| --- | --- | --- |
| Сума балів за всі види навчальної діяльності | ОцінкаECTS | Оцінка за національною шкалою |
| для екзамену, курсового проекту (роботи), практики | для заліку |
| 90 – 100 | **А** | відмінно  | зараховано |
| 85-89 | **В** | добре  |
| 75-84 | **С** |
| 70-74 | **D** | задовільно  |
| 60-69 | **Е**  |
| 35-59 | **FX** | незадовільно з можливістю повторного складання | не зараховано з можливістю повторного складання |
| 0-34 | **F** | незадовільно з обов’язковим повторним вивченням дисципліни | не зараховано з обов’язковим повторним вивченням дисципліни |

**13. Методичне забезпечення**

1. Конспект лекцій.

**14. Рекомендована література**

**Основна**

1. Монк, Саймон Электроника. Теория и практика- 4-е изд.: Пер. с англ./ Саймон Монк, Пауль Шерц. - СПб.: БХВ-Петербург, 2018. -1168 с.
2. Шатенье Г., Боэ М., Буи Д., Вайан Ж., Веркиидер Д. Учебник по общей электротехнике Москва: Техносфера, 2009.- 624с.
3. Кузнецов А. В. Элементарная электротехника. – М.: ДМК Пресс, 2014. – 896 с.
4. Попов В.П. “Основы теории цепей: Учебник для вузов спец. «Радиотехника»”. – М.: Высш. шк., 1985. – 496 с.
5. Петров К.С. “Радиоматериалы, радиокомпоненты и электроника”:Учебное пособие. – СПб.: «Питер», 2003. – 512 с.
6. Щука А.А. “Электроника” 2- изд. перераб. и доп. Учебн. пособие. – СПб.: БХВ – Петербург, 2008. – 752 с.
7. Точчи Р.Дж., Уидмер Н.С. Цифровые системы. Теория и практика, 8 издание. : Пер. с англ. – М.: Издательский дом «Вильямс», 2004. – 1024 с.
8. Ревич Ю. В. Занимательная электроника. — 5-е год., перераб. и доп. — СПб.: БХВ-Петербург, 2018. — 672 с.
9. Гололобов В. Н. Электроника для любознательных. - СПб.: Наука и Техника, 2018.-320 с.

**Додаткова**

1. Гринфилд Дж.“Транзисторы и линейные ИС: Руководство по анализу и расчету”. Пер. с англ. – М.: «МИР», 1992. –560 с.
2. Жеребцов И.П.“Основы электроники” – 5-е изд., перераб. и доп. – Л.; «Энергоатомиздат». Ленинградское отделение., 1989. –352 с.
3. Бишоп О. Электронные схемы и системы / пер. с англ. к. т. н. Рабодзей А. Н. - М.: ДМК Пресс, 2016. - 576 с.
4. Титце У., Шенк К. Полупроводниковая схемотехника. 12-е изд. Том I: Пер. с нем. – М.: ДМК Пресс, 2008. – 832 с.
5. Титце У., Шенк К. Полупроводниковая схемотехника. 12-е изд. Том II: Пер. с нем. – М.: ДМК Пресс, 2007. – 942 с.
6. Фролов В.А. Электронная техника: учебник: в 2 ч. — М.: ФГБОУ «Учебно-методический центр по образованию на железнодорожном транспорте», 2015. Ч. 1: Электронные приборы и устройства. — 532 с.
7. Фролов В.А. Электронная техника: учебник: в 2 ч. — М.: ФГБОУ «Учебно-методический центр по образованию на железнодорожном транспорте», 2015. Ч. 2: Схемотехника электронных схем. — 611 с.
8. Корис Р., Шмидт-Вальтер X. Справочник инженера-схемотехника Москва: Техносфера, 2008. - 608с.
9. Бобровников Л.З. “Электроника” 5 издание, перераб. и доп., - СПб, Питер, 2004. – 560 с.

**15. Електронні інформаційні ресурси**

1. <http://www.cyberforum.ru>
2. <http://radiomaster.com.ua>
3. <http://moskatov.narod.ru/>
4. <http://www.electronics.ru/about>
5. <http://www.cqham.ru/index.html>